PATENT ABSTRACTS OF JAPAN

(11)Publication number:

57-101788

(43)Date of publication of application: 24.06.1982

(51)Int.CI.

G04G 1/00

G04G 9/00

(21)Application number: 55-178575

(71)Applicant: CITIZEN WATCH CO LTD

(22)Date of filing:

17.12.1980

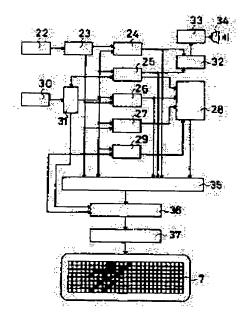
(72)Inventor: NISHIMURA KATSUO

(54) MULTIFUNCTION WATCH

(57)Abstract:

PURPOSE: To enable another built—in function to be found intuitively, by a method wherein a watch is additionally provided with a function for demonstrating a typical indication condition in each function in an animation manner.

CONSTITUTION: With a demonstration selected, a demonstration command signal is generated from a demonstration command circuit 29, and an indication switching circuit 5 is switched to indicate a time in a dot numerial in a dot matrix indicator 7. Through the operation of an indication register circuit 36, the dot numerals are shifted to the right by each one row, and the umerals are disappeared gradually. Memory details of a typical picture of each function of a pattern memory circuit 28 is outputted as a typical picture, and typical picture signals, entering adriver circuit 37, are inputted in the manner that they shift by every row to indicate a typical picture of each function appearing for several second as if it flows in succession.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑬ 日本国特許庁 (JP)

1D 特許出願公開

⑫ 公開特許公報 (A)

昭57-101788

⑤Int. Cl.³ G 04 G 1/00 9/00 識別記号

庁内整理番号 6522-2F 6740-2F ❸公開 昭和57年(1982)6月24日

発明の数 1 審査請求 未請求

(全-9 頁)

99多機能時計

20特

願 昭55—178575

②出 願 昭55(1980)12月17日

⑫発 明 者 西村克男

所沢市大字下富字武野840シチ

ズン時計株式会社技術研究所内

⑪出 願 人 シチズン時計株式会社

東京都新宿区西新宿2丁目1番

1号

個代 理 人 弁理士 金山敏彦

明 細 書

1. 発明の名称

多機能時計

2. 特許請求の範囲

時間基準信号を発生する時間基準源、該時間 基準信号から時計信号に分周する分周回路、該時 計信号を計数する計時回路、アラーム、ストップ ウォッチ、ゲーム等の別機能回路、表示切替回路 液晶駆動回路、液晶表示装置、外部操作部材より なる多機能時計において、前記液晶表示装置は一 部ドットマトリクス表示部が設けられており、更 に別機能での代表画像信号を発生する画像発生回 路、前記別機能での代表画像を順次周期的に表示 するデモンストレーション命令信号を出力するデ モンストレーション命令回路、を設け、前記外部 操作部材の操作により、前記デモンストレーショ ン命令回路よりデモンストレーション命令信号が 出力されると前記ドットマトリックス表示部は別 機能での代表画像が順次周期的に表示され、内蔵 された別機能をデモンストレーションすることを

特徴とする多機能時計。

3. 発明の詳細な説明

従来、液晶表示装置で時刻を数字で表示するデジタルウオッチは広く普及し、多級能化も進んでいる。又、アナログ表示とデジタル表示の両者をもつ複合時計も多機能化されている。しかし通常の時刻表示をブッシュボタンを1回押す毎に、アラーム時刻、ストップウオッチ時刻等に切容てよ示する方式では、別機能に何か内蔵されているか

特開昭57-101788(2)

ユーザーには判り難く、見切板に「アラーム」とか「クロノ」とか文字を印刷したり、ブザーマークやランニングマークを印刷したりしているが、機能が増加して来ると、印刷スペースの制約で、極めて小さく印刷しないと全機能が表現できなかったりしていた。又、印刷のために時計の装飾品としての高級感が損なわれたりしていた。

であり、時計専門店の販売者ですら、とのデジタ ルウオッチにとの機能が内蔵されているか、わか りずらくなってきた。

次に図面により本発明の実施例を説明する。 第1図は本発明によるデモンストレーション機 能付腕時計のケーシングされた平面図を示す。ケ ース外胴1にパッキン2を介して外装ガラス3が 固定されている。外装ガラス3の中には表示面4

があり、表示面 4 は液晶表示装置 5 より構成されている。液晶表示装置 5 にはモードマーク表示部6、ドットマトリックス表示部7、数字表示部8が設けてある。時刻の修正とかモード選択、各種機能の操作、デモンストレーション動作等のために第1スイッチ(S」)9、第2スイッチ

(S₂) 1 0 、第 3 スイッチ (S₃) 1 1 、第 4 スイッチ (S₄) 1 2 の外部操作部材が設けられ ている。

第2図は液晶表示装置5の平面図で、モードマラークを表示部6は時刻、日付モード文字6a、「クームモードマーク6b、チャイムは、アクウォーク・ローンク・ローンク・ローンク・ローンク・ローンク・ローンので、アラームを表示する。ドロックスの時間では、アラームを表示したのようには、アラームを表示したのようにあると、アラームを表示したのようになる。

本発明のデモンストレーション機能が選択されると、各内蔵されている機能での代表的画像が順次周期的に表示される。本実施例では8行×27列=216ケのドット7dから構成されている。

数字表示部8は日の字型に配置された棒型セグメントを基本にして、数字、英字を表示するアルファニューメリック(英数字)表示体8a及びコロン、AM、PM等のサービスマークより構成され、ストップウェッチでの経過時間や、日付、曜日等が表示される。

第3 図は液晶表示装置 5 の断面図で、上ガラス 基板 1 3 の下にはセグメント電後 1 4 が酸化 ジウム I n 、 O 、 や酸化スズSnO。を主体とフタム る透明導電性薄膜を全面にした後、下ガラス ま板 1 5 の上には共通電板 1 6 が透明導電板 を エッチング法でパターンれ、同様に下面 フォラス を ボターン化して形成されている。上がラス膜 を ボターン化して形成されている。上がラス膜 を ボターン化して形成されている。上がラス膜板 を ボターン化して形成されている。上が 3 を 新 を ボターン化して形成されて 値面 に S i O 分 1 3 と下ガラス 基板 1 5 は 値面 回いに直交する 5 着法やラビング法で配向 層がお 5 クロンになる のに形成され、キャップ間約 8 ミクロンになる

持開昭57-101788 (3)

う に 化 融 点 ガ ラ ス 、 エ キ ポ シ 樹 脂 等 の 封 滑 層 1 7 で周囲が封着され間に誘電的に正であるP型ネマ チック液晶分子が注入、封止され、ねじれ液晶層 18が形成される。上偏光板19、下偏光板20 が接滑され、乱反射板が配置される。ねじれ液晶 層18は通常偏光面を回転する性質があり、セグ メント電極14と共通電極16の間に電圧が印加 されるとねじれ液晶層18の分子配列が変化し、 偏光面を回転する性質を失う、すると光の透過、 反射の割合が大きく変化し、数字、文字、パター ン 等 が 黒 く 表 示 され る 。 こ の 動 作 方 式 を T N ― FEモードといい、作動電圧が低く、消貨電力も 少く、マトリックス駆動も多分割が可能で、本発 明のドットマトリックス表示部7に最適な動作方 式である。又、液晶の電気一光学効果としては D S モードやグストーホスト効果や相転移効果等 を用いることもできる。

第4図は本発明によるデモンストレーション機能付腕時計の構成を表わすプロックタイヤグラムである。時間基準原22は超小型水晶振動子、周

被数調整用トリマーコンデンサ、発振回路等よりなり、2のn乗で約32KBの時間基準信号を発生する。分周回路23は多数段のフリックの時間基準信号をより低い周波数の時間 信号や各回路のクロックパルス等に分別の時間 時回路24は秒、分、時、午前、午後、曜日、日

デモンストレーション命令回路 2 9 はパターンメ モリー回路 2 8 の記憶内容を順次統み出し、ドッ

トマートリックス表示部 7 で動画的に表示するデモンストレーション命令信号を発生する回路である。スイッチ 3 0 は 第 1 スイッチ (S ,) 9 、 第 2 スイッチ (S ,) 1 1 、 第 4 スイッチ (S ,) 1 2 より構成され、その出力は、入力制御回路 3 1 へ入り、各回路をユーザーの外部操作に応じて制御する。

一致被出回路 3 2 は計時回路 2 4 の現時刻とアラーム回路 2 5 のセット時刻とが一致したかどうかを検出する回路 である。発音駆動回路 3 3 は小型スピーカー、圧電ブザー等の電気発音装置 3 4を駆動し、警報音等を発生する。表示切替回路 3 5 は各回路の出力を入力制御回路 3 1 の入力に応じて切替る回路である。

表示レジスター回路 3 6 はパターンメモリー回路 2 8 の記憶内容をドットマトリックス表示部 7 で動画的に表示する場合に、8 行×2 7 列=2 1 6 ケのドット 7 d のうち、例えば一番左端の第 1 列目の 8 ケのドットでパターンの 1 部を 0 . 1 秒表示し、次に第 2 列目の 8 ケのドットで 0 . 1 秒表

示し、順次、第3列目、第4列目……という風に、 記憶内容を時間の経過と共に左端の列から右端の 列まで流れるように表示させる回路である。ドラ イパー回路37は各信号に応答してドットマリ ックス表示部7を駆動する駆動パルスを発生する。 なお、計時回路24、アラーム回路25、スト ップウォッチ回路26の信号より、ドットの数字 へ変換するデコーダーは省略してある。

第 5 図は機能選択を説明する説明図で、第 4 スイッチ (S 4) 1 2 を 1 回押すごとに、時刻、日付モード、アラームモード、ストップウォッチモード、ゲームモード、デモンストレーションモードが選択される。

第6図、第7図、第8図はデモンストレーションモードでのドットマトリックス表示部7で表示されるパターンの一部を示した説明図で、第6図は時刻が数字で表示されることを示し、まず0秒で(A)図の4ケタの数字が全て表示され、

0.1 秒後に(B)図で1列シフトし、0.2 秒後に(C)図の2列シフトする。順次、0.3 秒

特開昭57-101788(4) バダーン 4 0 とランナーの第 2 パターン 4 1 が 1

後に(D)図、0.4秒後に(E)図、0.5秒 後に(F)図となる。この場合には27列シスト するのに2.7秒かかり数字が画面より消える。 第7図はアラームの鳴りをバターンで表示したので、まず0秒で(A)図のスピーかーのパター かで、まず0秒で(A)図のスピーかーのパター と音のパターン39が2フトし、0.2秒 後に音のパターン39が2フトし、(B)図になる。同様に0.3秒に3列、0.4秒後に9列シストして消える。 4列シストし(C)図になる。0.9秒後に9列シストして消える。 図、1.2秒後に(E)図、1.4秒後に(F)の 図となり、1.9秒後に9列シストして消える。

第8図は、ストップウォッチのランナーをパターンで表示したもので、ランナーの第1パターン40が(A)図、(B)図と1列づつシフトしながら現われ、ランナーの第2パターン41に(C)図で切替り、(D)図、(E)図と1列づつシフトし、ランナーの第1パターン40に(F)図で又、切替る。つまり、ランナーの第1

列づつシフトしながら、各 3 コマづつ切容り現われる。 大に本発明の動作を説明する。 通常の時刻、日付モードでは、計時回路 2 4 の カウントによりドットマトリックな表示部 7 に午 前又は午後と時、分が A 又は P の文字とドットに

したがってユーザーは現在時刻をドットマトリッ クス表示部フで見ながら、アラーム時刻を数字表

示部 8 でセットできる。 次に第 4 スイッチ S・ 1 2 をも 5 1 回押すとストック サーク 数 初の ランナーの数 か ドとなり、 最初 砂 2 パターン 4 1 が ドックス表示 これ、 数字 5 元 7 の 数 2 パターン 4 2 次 タ で全て 0 と な り、 る 数 サーマ の サーマ 1 が 6 次 ターン 4 1 が 6 次 の 変 で 2 パターン 4 1 が 6 次 の 変 で 2 パターン 4 1 が 6 次 元 2 パターン 4 2 パターン 4 1 が 6 次 2 パターン 4 2 パターン 4

数字表示部8でストップウォッチの分、秒、 1 / 1 0 0 秒が計時できる。同様に第4スストップ S・ 1 2 をもう 1 回押すとゲームモードとスなーントマトリックス表示部7にゲームの8にはアームの得点等が表示される。又各モードの選択モードマークを3 で、モードマークを5 部6に時刻、日付モード文字6 a、アラームモードマーク6 b 等も順次表示される。

次に、第4スイッチ·S、12を押して、デモン

ス十レーションモードが選択されると、スイッチ 30の機械的動作で電気接点が導通し、入力制御 回路31が動作し、デモンストレーション命令回 路29よりデモンストレーション命令信号が発生 されると、まず表示切替回路35が切替り、計時 回路24の分信号、時信号、午前、午後信号によ りドライバー回路37が駆動パルスを出力して、 ドットマトリックス表示部フに時刻がドットの数 字で表示される。表示レジスター回路36の動作 により、ドットの数字が1列づつ右ヘシフトし、 第6図(A)、(B)、(C)、(D)、(E)、 (F) の順に、段々数字が消えていく、次にバタ ーンメモリー回路 2 8 の各機能の代表画像の記憶 内容を代表画像信号として出力し、表示切替回路 35を通り、表示レジスター回路36の動作によ りトライパー回路37に入る代表画像信号が、時 間的に1列づつシフトしながら入力される。

するとドライバー回路 3 7 から代表画像を表示する駆動バルスが時間的に 1 列づつシフトしながら出力され、ドットマトリックス表示部 7 に第 7 図

持開昭57-101788 (5)

に示されたスピーカーのパターン38と音のパタ ーン39が時間的に1列ずつシフトしながら表示 される。スピーカーのパターン38と音のパター ン39が左から右へ消えると、第8図に示された ランナーの第1パターン40と第2パターン41 が交互に各3コマづつ時間的に1列づつシフトし ながら表示される。同様に図示してないゲームの パターンが左から右へ表示されて消え、もとの時 剡の袰示にもどり、又、スピーカー、ランナー、 ゲームと順次左から右へと表示されくり返す。こ のデモンストレーションモードの時には数字表示 部8に7セグメントで時、分、秒の現在時刻が表 示される。ドットマトリックス表示部7に各機能 の代表画像が順次流れるように左から右へ表示さ れ、しかも現在時刻が数字表示部 8 で数字で表示 されるため、ユーザーは内蔵されている別機能が 動画的に判り、しかも現在時期を知ることもでき **5**.

実 施 例では各 嵌能の 代 表 画 像 が 数 秒 間 流 れ る よ う に 表 示 さ れ る が 、 各 級 能 の 代 表 画 像 が 各 1 秒 間 づ 、

が出力されるか、されないか選択できる方式がさ らに良い。

又、デモンストレーションモードが選択されると、 各世能の代表画像が流れるように大きく表示され る。ドットの敵が多いため、第1図よりさらに画 質が向上する。

第 1 0 図は本発明のさらに別の実施例で表示面 4 は L 字型 液晶表示 葬置 4 3 と アナログ表示 板標 つ静止状態で表示する方式も別の実施例では実施 できる。さらに、各機能の代表画像が

「ALARM」等の文字であってもよい。又、安 施例ではデモンストレーションモードは他の別機 能と同様にモード選択スイッチである第4スイッ チ(S.)12を押すことにより選択されたが、 別の実施例では通常の時刻、日付モードの時に第 1 スイッチ(S;)9、無 3 スイッチ(S;) 11を同時に押すとデモンストレーションモード に切替り、順次内蔵されている別機能を動画的に 表示し続け、もう一度第1、スイッチ(S.)9、 第3スイッチ(S、)11を同時に押すと通常の 時刻、日付モードにもどる方式も実施できる。 この同時押しの間、サウンドモニターになり、電 気発音装置 3 4 を駆動して、音が出力されても良 い。デモンストレーションモードの間は、消費電 力を節約したり、あまりうるさくないように音が 出力されない方が良い。しかし店頭での販売等で 広告効果が上る場合には同時に音が出力される方 式でもよいが、デモンストレーションモードで音

4 4から構成された複合表示腕時計の平面図である。アナログ表示機構44はステップを高別のでありなる電気一機械変換器より回転運動が輪解の速度で回転し、時別を表示している。 L字型液晶表示 装置 4 3 にはドットマトリックス表示部 7 及び 次表示部 8 が設けてあり、デモンストレーションモードで各級能の代表画像が動画的に表示される。

複合表示時計に実施される液晶表示装置はL字型に限定されず、通常の長方形や八角形の形状の他、環状液晶表示装置や文字板液晶表示装置にもトットマトリックス表示部を設け、本発明によりデモンストレーションすることができる。又、アナログ表示破構 4 4 に電気一機 械変換器を用いず、針形状のセグメントを被晶で構成した全電子式の複合表示時計にも本発明は実施できる。

松晶表示装置の中にポリシリコン、アモラスシリコン等のスイッチング案子を組み込んだ高密度 ドットマトリックスにするとさらに画質が向上するため、本発明の効果は大きくなる。

特開昭57-101788(6)

似上のように、本発明により、時間基準信号を 発生する時間基準源、時間基準信号をより低い周 波 数 の 時 計 信 号 に 分 周 寸 る 分 周 回 路 、 時 計 信 号 を 計数する計時回路、アラーム、ストップウォッチ、 ゲーム等の別機能回路、炭示切替回路、液晶駆動 回路、液晶装示装置、外部操作部材よりなる多機 能時計において、別機能での代表画像信号を発生 する画像発生回路、別機能での代表画像を順次周 期的に表示するデモンストレーション命令信号を 出力するデモンストレーション命令回路、液晶表 示装置にドットマトリックス表示部を設け、外部 操作部材の操作によりデモンストレーション命令 回路よりデモンストレーション命令信号が出力さ わ ると、 画 像 発生回路より代表画像 信号が 出力 さ れ、液晶枢動回路より駆動信号が出力され、ドッ トマトリックス表示部に別機能での代表画像が順 次周期的に表示され、内蔵されている別機能をデ モンストレーションすることによりユーザーは内 蔵されている別機能を動画的に頂感的に知ること ができ、ウォッチのようにスペース制限の厳しい

機器では専用のモードマーク表示部を設けなくて も各モードが1目で大きく判るため、使い易く、 見易く、本発明の実用的効果は大きい。

4. 図面の簡単な説明

第1図~第8図は、本発明の実施例を示すもの で、第1図は、デモンストレーション機能付腕時 計の外観平面図、第今図は、液晶表示装置の平面 図、第3図は、第2図の要部断面図、第4図は、 デモンストレーション機能付風時計の構成を装わ すプロックダイヤグラム、第5四は、第4図の設 能選択を説明する説明図、第6図、第7図、第8 図の各(A)、(B)、(C)、(D)、(E)、 (F)は、デモンストレーションモードに於ける ドットマトリックス表示部で表示されるパターン の部分説明図で、第6図(A)、(B)、(C)、 (D)、(E)、(F)は、時刻を数字で表わし、 第7回(A)、(B)、(C)、(D)、(E)、 (F) は、アラームの鳴りをパターンで表わし、 第8図(A)、(B)、(C)、(D)、(E)、 (F) は、ストップウォッチのランナーをバター

ンで表わす。 第 9 図は、本発明の多機能時計の他の実施例を示す全面ドットマトリックス被晶表示 装置の平面図、第 1 0 図は、本発明の多機能時計 を複合表示腕時計に実施した外額平面図である。

4 … … 表示面 5 … … 液晶表示装置

7 … … ドットマトリックス表示部

7 d ·····・トット 9 ·····・第1スイッチ(S₁)

- 10……第2スイッチ(S,)
- 1 1 … … 第 3 スイッチ (S 。)
- 1 2 ······· 第 4 スイッチ (S ₄)
- 18……ねじれ液晶層 22……時間基準源
- 2 3 … … 分 周 回 路
- 2 4 … … 計時回路
- 2 5 … … アラーム回路
- 2 6 … … ストップウォッチ回路
- 2 7 … … ゲーム 回路
- 28……パターンメモリー回路
- 29……デモンストレーション命令回路
- 30……スイッチ 31……入力制御回路
- 35……费示切替间路
- 3 6 … … 表示レジスター回路

38……スピーカーのバターン

39……音のパターン

4 🛘 … … ランナーの第 1 パターン

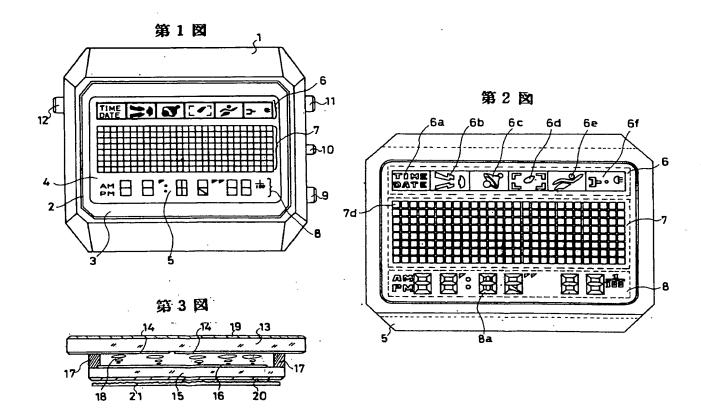
4 1 …… ランナーの第 2 パターン

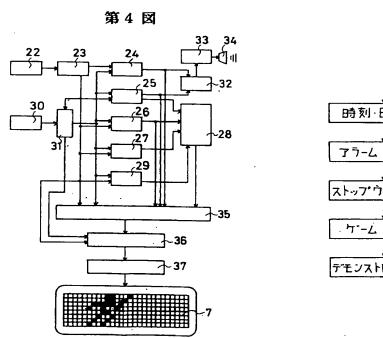
42……全面ドットマトリックス液晶表示装置

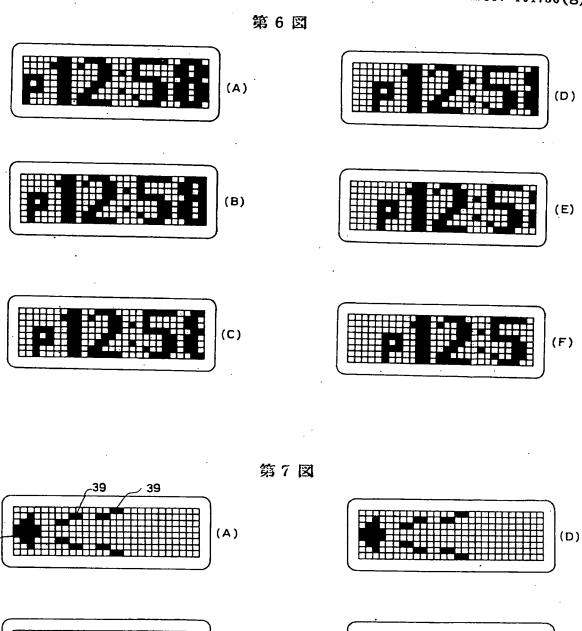
特許出願人 シチズン時計株式会社

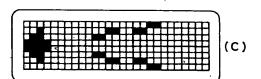
代 理 人 弁理士 金山 敏;













(E)

(B)

